

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
17. Juni 2004 (17.06.2004)

PCT

(10) Internationale Veröffentlichungsnummer  
WO 2004/051859 A3

(51) Internationale Patentklassifikation<sup>7</sup>: H03M 1/36

(21) Internationales Aktenzeichen: PCT/DE2003/003606

(22) Internationales Anmeldedatum:  
29. Oktober 2003 (29.10.2003)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:  
102 55 915.5 29. November 2002 (29.11.2002) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von  
US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-  
Martin-Strasse 53, 81669 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): PAULUS, Christian  
[DE/DE]; Tankenrainer Strasse 12 E, 82362 Weilheim  
(DE).

(74) Anwalt: DOKTER, Eric-Michael; Viering, Jentschura &  
Partner, Steinsdorfstrasse 6, 80538 München (DE).

(81) Bestimmungsstaat (national): US.

(84) Bestimmungsstaaten (regional): europäisches Patent (AT,  
BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR,  
HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).

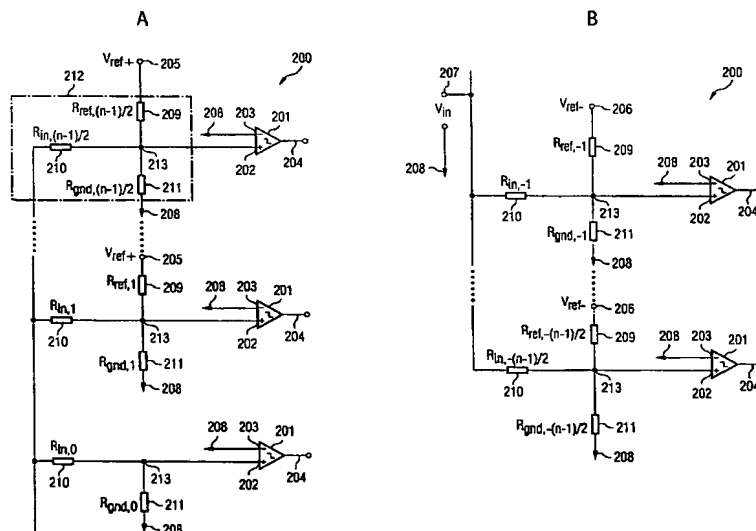
Veröffentlicht:

— mit internationalem Recherchenbericht

[Fortsetzung auf der nächsten Seite]

(54) Title: ANALOGUE-TO-DIGITAL CONVERTER

(54) Bezeichnung: ANALOG-DIGITAL-WANDLER



(57) **Abstract:** The invention relates to an analogue-to-digital converter. The analogue-to-digital converter, for conversion of a signal for digitisation into a digital signal, contains a number of comparators, each of which comprises a first and second input and an output. The digitised signal is provided at said output. Each comparator is further provided with an impedance network, coupled to at least one input of the comparator, whereby an impedance network is wired between the corresponding comparator and the signal for digitisation and between the corresponding comparator and a first electrical reference potential. The impedance networks are arranged such that the comparators are essentially brought to the same working point in the region of the specific decision threshold thereof.

(57) **Zusammenfassung:** Die Erfindung betrifft einen Analog-Digital-Wandler. Der Analog-Digital-Wandler zum Umwandeln eines zu digitalisierenden Signals in ein digitalisiertes Signal enthält eine Mehrzahl von Komparatoren, von denen jeder einen ersten und einen zweiten Eingang und einen Ausgang aufweist, an welchem Ausgang das digitalisierte Signal

[Fortsetzung auf der nächsten Seite]

WO 2004/051859 A3